Title: SEED-XDS550 仿真器 & F2光口

Time: 2016-1-19 02:50:43

1. 仿真器连上后：CCS中源码若有修改，不必拔掉仿真器，可直接停止正在运行的代码，然后再编译——>下载
2. F2光口连不上：
   1. 未Links上——>需要对F2上电进行软复位（原因不详）
   2. 无数据收发——>代码逻辑问题、F2 光口状态寄存器偏移地址传错（期望： 0、1、2、3 实际传递： 5、6、7、8 ）
3. 上位机烧写DSP 到FLASH时错误：将CPLD代码擦除，导致GR6323\_0 的两片FPGA无法启动
4. 遇到不合理的情况，一定不要着急，想清楚再往下走（**急功近利、想当然**）